

2002P 11173



①9 BUNDESREPUBLIK
DEUTSCHLAND



DEUTSCHES
PATENTAMT

①2 Übersetzung der
europäischen Patentschrift

⑧7 EP 0 206 504 B1

①0 **DE 36 88 640 T 2**

⑤1 Int. Cl.⁵:
G 06 F 9/44
G 06 F 15/40

DE 3688640 T 2

②1 Deutsches Aktenzeichen:	36 88 640.8
⑧6 Europäisches Aktenzeichen:	86 303 706.5
⑧6 Europäischer Anmeldetag:	15. 5. 86
⑧7 Erstveröffentlichung durch das EPA:	30. 12. 86
⑧7 Veröffentlichungstag der Patenterteilung beim EPA:	30. 6. 93
④7 Veröffentlichungstag im Patentblatt:	9. 12. 93

③0 Unionspriorität: ③2 ③3 ③1
19.06.85 GB 8515482

⑦3 Patentinhaber:
International Computers Ltd., Putney, London, GB

⑦4 Vertreter:
Wasmeier, A., Dipl.-Ing.; Graf, H., Dipl.-Ing.,
Pat.-Anwälte, 93055 Regensburg

⑧4 Benannte Vertragsstaaten:
BE, DE, FR, GB, IT, NL

⑦2 Erfinder:
Holt, Nicholas Peter, Hadfield Via Hyde Cheshire
SK14 7ET, GB

⑤4 Suchgerät.

BEST AVAILABLE COPY

Anmerkung: Innerhalb von neun Monaten nach der Bekanntmachung des Hinweises auf die Erteilung des europäischen Patents kann jedermann beim Europäischen Patentamt gegen das erteilte europäische Patent Einspruch einlegen. Der Einspruch ist schriftlich einzureichen und zu begründen. Er gilt erst als eingelegt, wenn die Einspruchsgebühr entrichtet worden ist (Art. 99 (1) Europäisches Patentübereinkommen).

Die Übersetzung ist gemäß Artikel II § 3 Abs. 1 IntPatÜG 1991 vom Patentinhaber eingereicht worden. Sie wurde vom Deutschen Patentamt inhaltlich nicht geprüft.

DE 3688640 T 2

Suchgerät

Die Erfindung bezieht sich auf Suchgeräte, mit denen in einer Ansammlung von Ausdrücken ein Ausdruck aufgefunden wird, der ein bestimmtes Kriterium erfüllt.

Die Erfindung ist vorzugsweise in einem parallel arbeitenden Datenverarbeitungssystem anwendbar, bei dem Instruktionen nicht sequentiell ausgeführt werden, wie bei der herkömmlichen Von Neumann Architektur, die aber zu jedem Zeitpunkt ausgeführt werden können, nachdem sie für die Ausführung bereit sind, z.B. wenn alle erforderlichen Operanden verfügbar sind. In einem solchen System können zu einem bestimmten Zeitpunkt mehrere Instruktionen zur Ausführung bereit sein, und es ist erforderlich, eine Möglichkeit zu schaffen, um diese Instruktionen rasch aufzufinden. Dies kann dadurch erfolgen, daß eine Liste von Kennungen bereitgehalten wird, die auf solche Instruktionen hinweisen, die zur Ausführung bereit sind. Dies erfordert jedoch einen erheblichen Aufwand an Speicherkosten und Speicherzugriff, die zur Aufrechterhaltung der Liste erforderlich sind. Ein anderer Weg besteht darin, die Instruktionen, die für die Ausführung geeignet sind, mit einer Anzeigemarke zu markieren. Dann besteht das Problem darin, unter allen Instruktionen im Speicher die herauszufinden, bei denen die Marken gesetzt sind. Dies kann durch Abtasten aller Speicherplätze der Reihe nach erfolgen, was jedoch einen außergewöhnlich hohen Zeitaufwand erfordert. Andererseits können die Marken in einem inhaltsadressierbaren Speicher gespeichert werden; solche Speicher sind jedoch sehr teuer.

Ein ähnliches Problem tritt bei der Zuordnung von Speicher-
raum in einem parallelen Datenverarbeitungssystem auf. Im
allgemeinen ist der Speicher als Satz von Zellen organisiert,
die in der erforderlichen Weise zugeordnet sind und in einen

Pool von freien Zellen gegeben werden, wenn sie nicht mehr benötigt werden. Das Auffinden einer freien Zelle ist genau analog dem des Auffindens einer ausführbaren Instruktion.

Aufgabe der Erfindung ist es, ein verbessertes Suchgerät zu schaffen, das die vorbeschriebenen Nachteile nicht mehr aufweist.

Vorliegende Erfindung verwendet eine Datenstruktur, die als Baum bezeichnet wird. Baumstrukturen sind in der Technik bekannt. Insbesondere wird hierzu auf IEEE TRANSACTIONS ON COMPUTERS, Spalte C-20, Nr. 4, April 1971, Seiten 404 - 418, IEEE, New York, USA, sowie auf K.J. BERKLING "A computing machine based on tree structures" verwiesen, in denen eine Technik zur Speicherung einer Baumstruktur in einem Speicher mit wahlfreiem Zugriff (RAM) und zum Adressieren der Baumstruktur unter Verwendung eines Schieberegisters beschrieben wird.

Zusammenfassung der Erfindung

Gemäß der Erfindung ist ein Suchgerät mit einem Speicher (20), der eine Vielzahl von Speicherplätzen aufweist, deren jeder eine Anzahl b Bits enthält, wobei jedes Bit einen Knoten in einer Baumstruktur darstellt und der durch ein Bit y des Speicherplatzes x dargestellte Knoten b Subordinatenknoten hat, die durch die Bits im Speicherplatz $b x + y$ dargestellt sind, und der ein Adressenregister (21) aufweist, das eine Adresse zum Adressieren des Speichers (20) zum Auslesen des Inhalts der Speicherplätze enthält, gekennzeichnet durch

- (a) einen Prioritätscodierer (24), der mit dem Ausgang des Speichers (20) zur Erzeugung eines Codewortes geschaltet ist, welcher die Position des ersten Bits, falls vorhanden, anzeigt, das einen vorbestimmten Wert in dem jeweils adressierten Speicherplatz des Speichers hat, und

- (b) eine Vorrichtung zum wiederholten Fortschalten des Inhalts des Adressenregisters durch Multiplizieren seines Inhalts mit b und durch Addieren eines Codewertes aus dem Prioritätscodierer (24), so daß eine Folge vorbestimmter Länge von Speicherplätzen im Speicher adressiert wird, bis ein Speicherplatz erreicht ist, der Bits enthält, die Endknoten der Baumstruktur darstellen.

Nachstehend wird ein Ausführungsbeispiel der Erfindung in Verbindung mit der Zeichnung erläutert.

Kurze Beschreibung der Zeichnungen

Fig. 1 zeigt ein eine Baumstruktur darstellendes Diagramm.

Fig. 2 ist ein Blockschaltbild eines Suchgerätes nach der Erfindung.

Fig. 3 ist ein logisches Schaltbild, das einen Teil des Gerätes im einzelnen zeigt.

Beschreibung einer Ausführungsform der Erfindung

Nach Fig. 1 besteht eine Baumstruktur aus einer Anzahl von Knoten, die durch Kreise dargestellt sind, welche in vier Pegeln angeordnet sind. Der höchste Pegel (Pegel 0) enthält einen einzigen Knoten, der als der Wurzelknoten bezeichnet ist, und der niedrigste Pegel (Pegel 3) enthält 64 Knoten, die als Anschlußknoten oder Blätter bezeichnet sind. Jeder Knoten, der kein Anschlußknoten ist, d.h. jeder Knoten, der kein Blatt darstellt, ist mit vier Subordinatenknoten auf dem nächstniedrigeren Pegel des Baumes verbunden, d.h. der Baum hat einen Verzweigungsfaktor von vier.

Die 64 Blätter entsprechen 64 Ausdrücken und sind so gesetzt, daß sie anzeigen, ob diese Ausdrücke ein vorbestimmtes Kriterium erfüllen. Beispielsweise können die Blätter Instruktionen in einem Speicher entsprechen und sind so gesetzt, daß sie angeben, ob die Instruktionen für die

Ausführung bereit sind. Andererseits können die Blätter Datenspeicherzellen entsprechen und sind so eingestellt, daß sie angeben, ob die Zellen frei sind.

Jeder Knoten (mit Ausnahme des Wurzelknotens) wird einer Zahl x, y zugeordnet, wie in Fig. 1 gezeigt. Wie sich daraus ergibt, werden die vier Knoten auf dem Pegel 1 den Zahlen 1,0 bis 1,3 zugeordnet, die vier Knoten, die dem Knoten 1,0 untergeordnet sind, sind den Zahlen 4,0 bis 4,3 zugeordnet, usw. Im allgemeinen werden die vier Knoten, die dem Knoten x, y untergeordnet sind, den Zahlen $4x + y, 0$ bis $4x + y, 3$ zugeordnet ist.

Ein Nichtanschlußknoten wird gesetzt, wenn einer der untergeordneten Knoten oder Blätter gesetzt ist. Wenn beispielsweise das Blatt 21,2 gesetzt ist, müssen die Knoten 5,1 und 1,1 und ferner der Wurzelknoten gesetzt sein. Es ergibt sich, daß ein gesetzter Blattknoten rasch dadurch lokalisiert werden kann, daß ein Pfad durch den Baum gefunden wird, der am Wurzelknoten beginnt und von jedem Knoten zu einem der untergeordneten Knoten verläuft, der ebenfalls gesetzt wird, bis ein Blatt erreicht ist. Ein derartiger Pfad ist in Fig. 1 fest ausgezogen dargestellt. Wenn der Zustand eines Ausdruckes sich ändert, ist es erforderlich, das entsprechende Blatt des Baumes fortzuschalten. Wenn beispielsweise eine Instruktion für die Ausführung verfügbar wird, wird das entsprechende Blatt gesetzt; wenn umgekehrt eine Instruktion ausgeführt worden ist, wird das entsprechende Blatt in seinen ursprünglichen, ungesetzten Zustand zurückgesetzt. Wird ein Blatt fortgeschaltet, muß die Änderung auf die höheren Pegel des Baumes fortschreiten, und zwar nach folgender Regel:

- (i) Ein Knoten wird gesetzt, wenn alle untergeordneten Knoten ungesetzt sind und einer gerade gesetzt worden ist.
- (ii) Ein Knoten wird rückgesetzt, wenn alle mit Ausnahme eines der untergeordneten Knoten ungesetzt waren und einer gerade rückgesetzt worden ist.

Wenn beispielsweise das Blatt 22,1 in Fig. 1 gesetzt wird, muß die Änderung zum nächsten Pegel fortschreiten, indem der Knoten 5,2 auf den Pegel 2 gesetzt wird. Es ist nicht erforderlich, die Änderung weiter fortzuführen, da der relevante Knoten 1,1 beim Pegel 1 als Resultat der vorausgehenden Setzens des Knotens 21,2 bereits gesetzt ist.

Fig. 2 zeigt das Suchgerät, das die vorbeschriebene Baumstruktur benutzt. Die Baumstruktur wird in einem Speicher mit wahlfreiem Zugriff (RAM) 20 mit 32 Speicherplätzen (0 - 31), deren jeder vier Bitpositionen (0 - 3) hat, gespeichert. Jeder Knoten der Baumstruktur mit Ausnahme des Wurzelknotens wird durch ein Bit des RAM repräsentiert. Insbesondere ist jeder Knoten x, y in Fig. 1 durch die Bitposition y des Speicherplatzes x des RAM repräsentiert. Daraus ergibt sich, daß die vier Knoten auf dem Pegel 1 durch die vier Bits des Speicherplatzes 1 im RAM repräsentiert sind, die 16 Knoten auf dem Pegel 2 werden durch die Speicherplätze 4 - 7 dargestellt, und die 64 Blätter auf dem Pegel 3 durch die Speicherplätze 16 - 31. Die anderen Speicherplätze des RAM bleiben ungenutzt. Es sei bemerkt, daß der dem Bit y des Speicherplatzes x entsprechende Knoten seine vier untergeordneten Knoten (oder Blätter) in den vier Bits des Speicherplatzes $4x + y$ gespeichert hat.

Der RAM 20 wird durch die fünf Bits niedrigster Bedeutung eines aus acht Bits bestehenden Adressenregisters 21 adressiert. Dieses Register hat eine RESET-Steuerung, die es auf den Wert 1 rücksetzt, eine LOAD-Steuerung, die bewirkt, daß das Register parallel aus einem Eingangspfad 22 geladen wird, und SHIFT LEFT und SHIFT RIGHT Steuerungen, die bewirken, daß das Register nach links oder rechts verschoben wird. Der Datenausgang aus dem RAM 20 wird einem vier Bits umfassenden Datenregister 23 zugeführt. Er wird ferner einem Prioritäts-codierer 24 aufgegeben, der einen 2-Bit-Prioritätscode erzeugt, welcher die Position des ersten (d.h. am weitesten links) gesetzten Bits im Datenausgang darstellt. Wenn keines der Datenbits gesetzt ist, erzeugt der Codierer ein Signal

NBS. Der 2-Bit-Prioritätscode kann in die beiden Bitpositionen niedrigster Bedeutung (d.h. am weitesten rechts) des Adressenregisters 21 eingesetzt werden. Andererseits können die Inhalte dieser beiden Bitpositionen niedrigster Bedeutung in ein 2-Bit-Steuerregister 25 geladen werden.

Der Dateneingang in den RAM kommt aus einer logischen Schaltung 26, die ihrerseits mit dem Datenregister 23 verbunden und durch den Inhalt des Steuerregisters 25 sowie durch ein Steuersignal SET gesteuert ist.

Fig. 3 zeigt die logische Schaltung 26 im einzelnen. Die Schaltung weist vier Auswählschaltungen 30 auf, deren Ausgänge mit dem Dateneingang des RAM 20 verbunden sind. Die ersten Eingänge der Schaltung 30 sind so geschaltet, daß sie Daten aus dem Datenregister 23 aufnehmen. Die anderen Eingänge nehmen alle das SET-Signal auf. Die logische Schaltung 26 weist ferner einen Dekodierer 31 auf, der den Inhalt des Steuerregisters 25 dekodiert, um ein Signal auf einer von vier Leitungen 32 zu erzeugen. Dies hat zur Folge, daß eine der vier Schaltungen 30 den zweiten Eingang auswählt, während die anderen drei ihre ersten Eingänge wählen.

Daraus ergibt sich, daß die logische Schaltung den Datenausgang des RAM über das Datenregister 23 empfängt. Dann schaltet sie die Daten fort, indem das durch das Steuerregister 25 spezifizierte Bit auf den durch das Signal SET spezifizierten Wert eingestellt wird, während die anderen Bits unverändert bleiben. Die fortgeschalteten Daten können dann in den RAM zurückgeschrieben werden. Die vier Eingangsdatenbits in die logische Schaltung 26 werden in einem ODER-Gatter 33 kombiniert und erzeugen ein Signal BWS, das angibt, daß mindestens eines der Datenbits bereits gesetzt war, bevor eine Fortschaltung durch die Schaltung erfolgt ist. Die vier Ausgangsbits werden in einem ODER-Gatter 34 kombiniert, um ein Signal BAS zu erzeugen, womit angezeigt wird, daß mindestens eines der Datenbits nach dem Fortschalten gesetzt wird. Die Signale BWS und BAS werden in einem Nicht-Äquivalenz-Gatter 35 kombiniert und erzeugen ein Signal

PROPAGATE. Dieses Signal ist immer dann echt, wenn eine Fortschaltung auf den nächsthöheren Pegel des Baumes entsprechend den weiter oben beschriebenen Regeln weitergegeben werden muß.

Das Suchgerät wird zum Auffinden eines gesetztes Blattes in folgender Weise betrieben:

- (1) Zuerst wird das Adressenregister 21 auf den Wert Eins gesetzt, so daß es auf den Speicherplatz im RAM 20 zeigt, der die vier Knoten mit dem Pegel 1 halten.
- (2) Der RAM wird dann an dem Speicherplatz, der durch das Adressenregister festgelegt ist, zugegriffen.
- (3) Der Datenausgang aus dem RAM wird in das Datenregister 23 geladen.
- (4) Der Datenausgang aus dem RAM wird durch den Prioritäts-codierer 24 so verarbeitet, daß ein Code erzeugt wird, der die Position des ersten gesetzten Bits des RAM-Ausgangs anzeigt. Wenn keines der Bits gesetzt ist, wird das Signal NBS erzeugt. Dies zeigt an, daß keines der Blätter gesetzt ist, und daß deshalb die Suche abgeschlossen ist.
- (5) Das Adressenregister (21) wird um zwei Bitstellen nach links verschoben, und der Code aus dem Prioritäts-codierer 24 wird in das Ende niedrigster Bedeutung (d.h. rechts) des Registers eingesetzt. Dies bewirkt, daß die Adresse (x) mit vier multipliziert und am Ausgang (y) des Prioritäts-codierers addiert wird, damit die Adresse $4 \times x + y$ des Speicherplatzes, der die vier Unterknoten des durch das Bit x, y repräsentierten Knotens enthält, gebildet wird.
- (6) Wenn der Inhalt des Adressenregisters größer oder gleich 64 ist, wird die Suche abgeschlossen. Die sechs Bits niedrigster Bedeutung geben dann die Identität eines

gesetztes Blattes (im Bereich 0 - 63) an, und stellen den Ausgang des Suchgerätes dar. Der Inhalt des Datenregisters 23 gibt an, ob irgendwelche anderen gesetzten Blätter vorhanden sind, die dem gleichen Knoten auf dem nächsthöheren Pegel untergeordnet sind.

Wenn andererseits der Inhalt des Adressenregisters kleiner als 64 ist, wird vorstehende Folge vom Schritt (2) ab wiederholt.

Schritt (4) wählt einen gesetzten Knoten aus dem gerade adressierten Speicherplatz des RAM 20 aus. Schritt (5) schaltet dann das Adressenregister 21 fort, so daß es auf den Speicherplatz zeigt, der die vier Knoten enthält, welche dem ausgewählten Knoten untergeordnet sind. Dieser Zyklus wird wiederholt, wobei bei jedem Zyklus auf den nächstniedrigeren Pegel des Baumes weitergegangen wird, bis schließlich ein Blattknoten ausgewählt ist. Der Vorgang durchläuft somit einen Pfad durch den Baum vom Wurzelknoten zu einem gesetzten Blatt.

Die Baumstruktur wird in nachstehender Weise fortgeschaltet.

- (1) Der Identität des fortzuschaltenden Blattknotens (im Bereich 0 - 63) wird 64 hinzuaddiert, und das Resultat wird in das Adressenregister 21 eingeladen.
- (2) Das Adressenregister wird dann um zwei Bitstellen nach rechts verschoben, wobei Nullen in das Ende höchster Bedeutung (d.h. links) des Registers eingesetzt werden. Die ursprünglichen Inhalte der beiden Bitpositionen niedrigster Bedeutung werden in das Speicherregister 25 eingeladen. Dies bewirkt, daß der Inhalt des Adressenregisters durch Vier geteilt wird, während der übrige Teil in das Register 25 eingeführt wird.
- (3) Der RAM 20 wird nunmehr an dem Speicherplatz, der durch das Adressenregister definiert ist, zugegriffen.

- (4) Die Ausgangsdaten aus dem RAM werden in das Datenregister 23 eingeladen.
- (5) Die Daten aus dem Register 23 werden dann durch die logische Schaltung 26 verarbeitet, um das durch den Inhalt des Steuerregisters 25 angezeigte Bit entsprechend dem Zustand des SET-Steuersignals zu setzen oder zu löschen. Die anderen Bits in den Daten bleiben unverändert.
- (6) Der Ausgang der logischen Schaltung 26 wird dann in den Speicherplatz des RAM, adressiert durch das Register 21, zurückgeschrieben, wobei die früheren Inhalte überschrieben werden.
- (7) Wenn das Signal PROPAGATE echt ist, wird die vorstehend beschriebene Folge ab Schritt (2) wiederholt. Sonst ist der Vorgang beendet.

Der Fortschaltungsvorgang schaltet zuerst den spezifizierten Blattknoten fort. Dann durchläuft der einen Pfad den Baum nach oben zum Wurzelknoten, bis er einen Knoten erreicht hat, der nicht fortgeschaltet werden braucht (z.B. einen, für den PROPAGATE nicht echt ist).

Das vorbeschriebene Gerät kann auf einfache Weise durch entsprechende Wahl der Baumstruktur erweitert werden, damit es eine beliebige Anzahl von Ausdrücken aufnehmen kann. Wenn der Verzweigungsfaktor des Baums b ist (der aus Gründen der Einfachheit als gleich mit der Potenz von 2 angenommen wird), und die Tiefe des Baumes (d.h. die Anzahl der Baumverzweigungen) d ist, sind $N = b^d$ Blätter vorhanden. Ein derartiger Baum kann in einem RAM mit $2N/b$ Speicherplätzen aufgenommen werden, wobei jeder b Bits enthält, und wobei die Knoten auf dem Pegel i im Speicherplatz b^{i-1} bis $2b^{i-1}-1$ gespeichert sind. In diesem allgemeinen Fall hat das Speicherregister 25 $\log_2 b$ Bits und das Adressenregister 21 wird um diese Zahl von Bitpositionen in Schritt (5) des Suchvorganges und Schritt (2) des Fortschaltvorganges verschoben.

Generell ist die Anzahl von Zugriffen zum RAM, die erforderlich ist, um ein gesetztes Blatt aufzufinden, $\log_b N$, aufgerundet auf die nächste ganze Zahl, und dies kann bis zu b gesetzte Blätter gleichzeitig ergeben.

Patentansprüche

1. Suchgerät mit einem Speicher (20), der eine Vielzahl von Speicherplätzen aufweist, deren jeder eine Anzahl b Bits enthält, wobei jedes Bit einen Knoten in einer Baumstruktur darstellt und der durch ein Bit y des Speicherplatzes x dargestellte Knoten b Subordinatenknoten hat, die durch die Bits im Speicherplatz $b x + y$ dargestellt sind, und der ein Adressenregister (21) aufweist, das eine Adresse zum Adressieren des Speichers (20) zum Auslesen des Inhalts der Speicherplätze enthält, gekennzeichnet durch:

- (a) einen Prioritätscodierer (24), der mit dem Ausgang des Speichers (20) zur Erzeugung eines Codewertes geschaltet ist, welcher die Position des ersten Bits, falls vorhanden, anzeigt, das einen vorbestimmten Wert in dem jeweils adressierten Speicherplatz des Speichers hat, und
- (b) eine Vorrichtung zum wiederholten Fortschalten des Inhalts des Adressenregisters durch Multiplizieren seines Inhalts mit b und durch Addieren eines Codewertes aus dem Prioritätscodierer (24), so daß eine Folge vorbestimmter Länge von Speicherplätzen im Speicher adressiert wird, bis ein Speicherplatz erreicht ist, der Bits enthält, die Endknoten der Baumstruktur darstellen.

2. Suchgerät nach Anspruch 1, mit:

- (a) einem Steuerregister (25), das einen Positionscode enthält, der eine Bitposition innerhalb des gerade adressierten Speicherplatzes des Speichers anzeigt,

- (b) einer logischen Schaltung (26) zum Setzen oder Löschen des durch den Positionscode innerhalb des gerade adressierten Speicherplatzes des Speichers angezeigten Bits in Übereinstimmung mit dem Wert eines Eingangssignals (SET),
- (c) einer logischen Schaltung (33, 34, 35) zum Erzeugen eines PROPAGATE-Signals, das normalerweise echt ist und das unecht wird, wenn entweder
 - (i) eines der Bits in dem gerade adressierten Speicherplatz soeben auf den vorbestimmten Wert gesetzt worden ist, während die anderen Bits in diesem Speicherplatz alle ungleich dem vorbestimmten Wert sind, oder
 - (ii) eines der Bits in dem gerade adressierten Speicherplatz soeben von dem vorbestimmten Wert befreit worden ist, wobei die anderen Bits in diesem Speicherplatz alle ungleich dem vorbestimmten Wert sind,
- (d) einer Vorrichtung, die anspricht, während das PROPAGATE-Signal echt ist, um den Inhalt des Adres-
senregisters (21) wiederholt durch b zu teilen und den Inhalt des Speicherregisters (25) durch den Rest dieser Teilung zu ersetzen, so daß eine Folge von Speicherplätzen im Speicher adressiert und fortgeschaltet wird.

Fig.1.

112

0206504

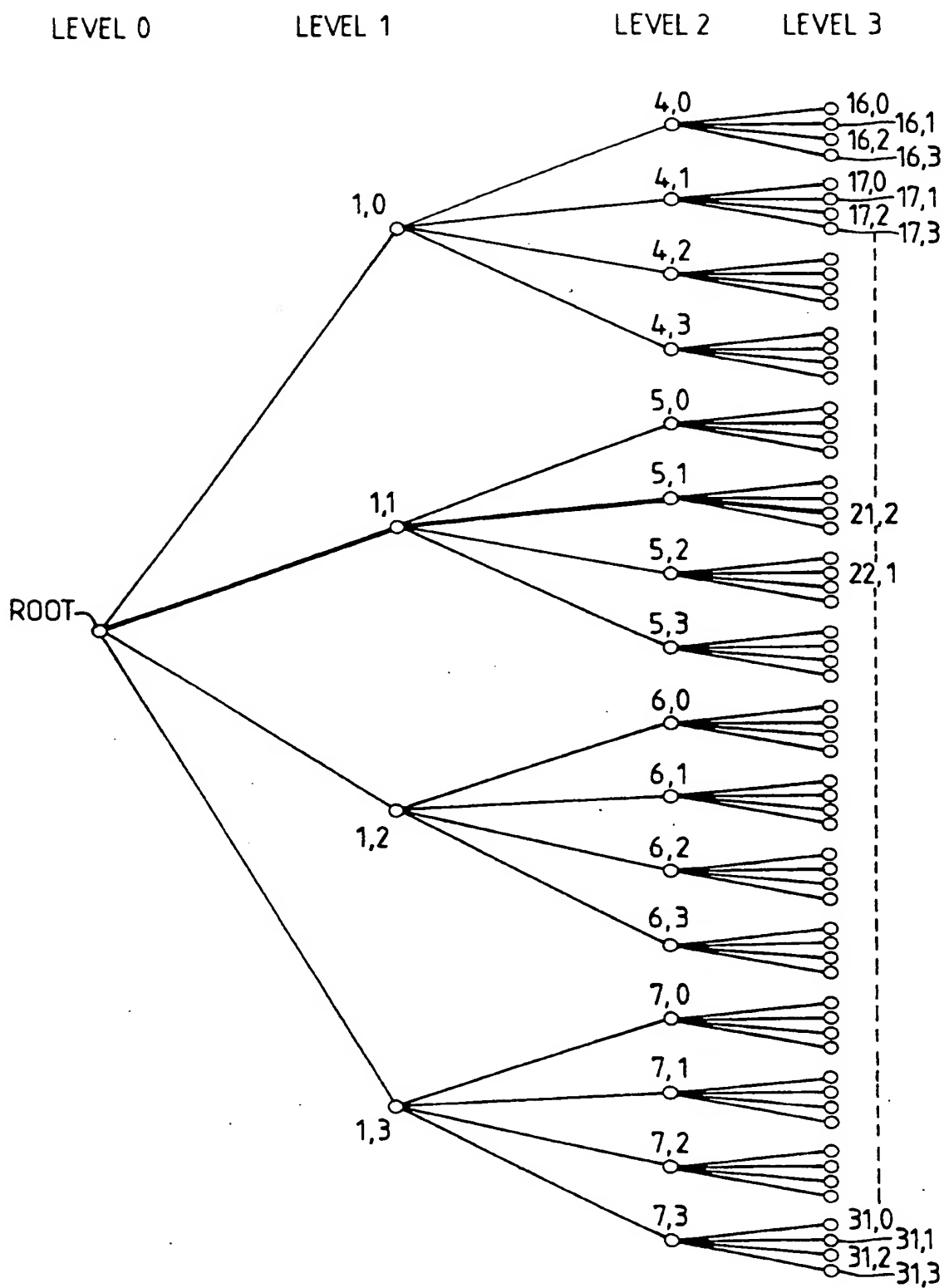


Fig. 2.

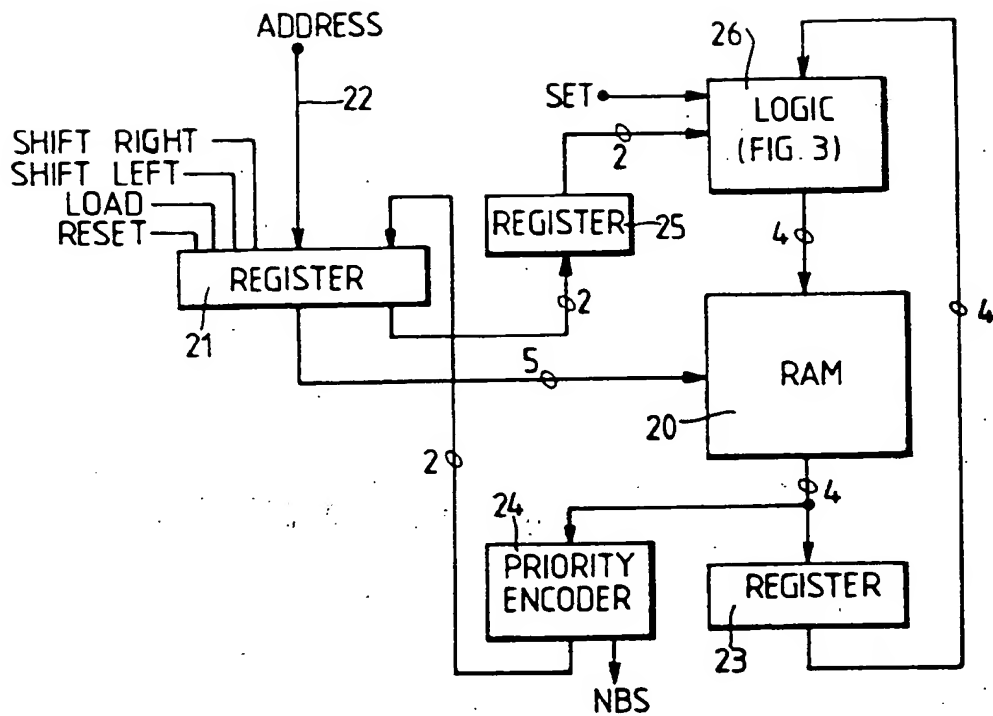
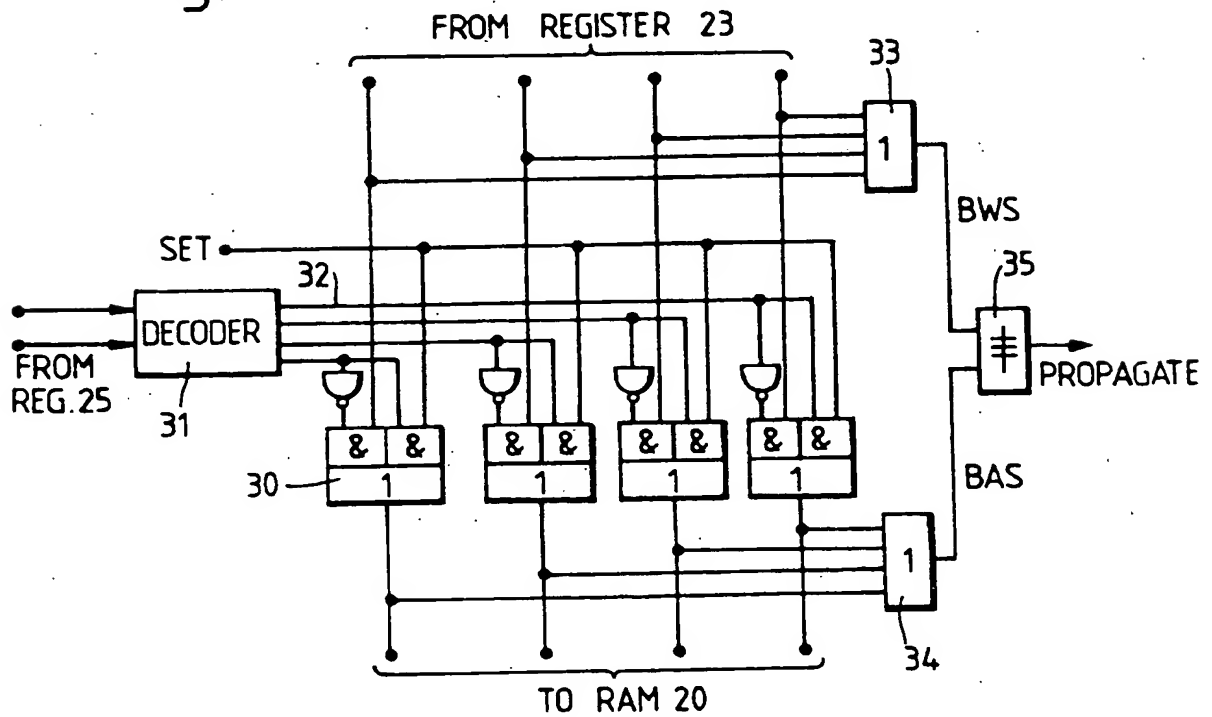


Fig. 3.



This Page Blank (uspto)

**This Page is Inserted by IFW Indexing and Scanning
Operations and is not part of the Official Record**

BEST AVAILABLE IMAGES

Defective images within this document are accurate representations of the original documents submitted by the applicant.

Defects in the images include but are not limited to the items checked:

- ☐ BLACK BORDERS
- ☐ IMAGE CUT OFF AT TOP, BOTTOM OR SIDES
- ☐ FADED TEXT OR DRAWING
- ☒ BLURRED OR ILLEGIBLE TEXT OR DRAWING
- ☐ SKEWED/SLANTED IMAGES
- ☐ COLOR OR BLACK AND WHITE PHOTOGRAPHS
- ☐ GRAY SCALE DOCUMENTS
- ☐ LINES OR MARKS ON ORIGINAL DOCUMENT
- ☒ REFERENCE(S) OR EXHIBIT(S) SUBMITTED ARE POOR QUALITY
- ☐ OTHER: _____

IMAGES ARE BEST AVAILABLE COPY.

As rescanning these documents will not correct the image problems checked, please do not report these problems to the IFW Image Problem Mailbox.

This Page Blank (uspto)